

Register #	Name	Value
BANK 1		
0x01c	VREFCNTR	0x00
0x01d	CURDACCAlH	0x00
0x01e	CURDACCAlL	0x00
0x01f	EPRXLockFilter	0x55
BANK 2		
0x020	CLKGConfig0	0xc8
0x021	CLKGConfig1	0x38
0x022	CLKGPIIRes	0x44
0x023	CLKGPLLIntCur	0x55
BANK 3		
0x024	CLKGPLLPropCur	0x55
0x025	CLKGCDRPropCur	0x55
0x026	CLKGCDRIntCur	0x55
0x027	CLKGCDRFFPropCur	0x55
BANK 4		
0x028	CLKGFLLIntCur	0x05
0x029	CLKGFFCAP	0x1b
0x02a	CLKGCntOverride	0x00
0x02b	CLKGOverrideCapBank	0x00
BANK 5		
0x02c	CLKGWaitTime	0x88
0x02d	CLKGLFConfig0	0x89
0x02e	CLKGLFConfig1	0x99
0x02f	FAMaxHeaderFoundCount	0x0a
BANK 6		
0x030	FAMaxHeaderFoundCountAfterNF	0x0a
0x031	FAMaxHeaderNotFoundCount	0x0a
0x032	FAFAMaxSkipCycleCountAfterNF	0x0a
0x033	PSDIIConfig	0x00
BANK 7		
0x034	EPRXDIIConfig	0x00
0x035	FORCEEnable	0x00
0x036	ChipConfig	0x00
0x037	EQConfig	0x00
BANK 8		
0x038	EQRes	0x00
0x039	LDConfigH	0x20
0x03a	LDConfigL	0x00
0x03b	REFCLK	0x00
BANK 9		
0x0ec	EPRXEq6Control	0x00
0x0ed	POWERUP0	0x00
0x0ee	POWERUP1	0x00

0x0ef	POWERUP2	0x07
-------	----------	------

EC BANK 1

0x0a8	EPTXControl	0x10
0x0a9	EPTX10Enable	0x00
0x0aa	EPTX32Enable	0x00
0x0ab	EPTXEcChnCntr	0x94

EC BANK 2

0x0e8	EPRXEcChnCntr	0x07
0x0e9	EPRXEq10Control	0x00
0x0ea	EPRXEq32Control	0x00
0x0eb	EPRXEq54Control	0x00